M044

『プラズマCVDにおける成膜条件の最適化に向けた反応機構の理解とプロセス制御・成膜事例』

正 誤 表

第2章 46 ページ 1 行目

(誤) 一方，陰極に対しては，プラズマが約120 Vほど高い電位になっている。

(正) 一方，陰極に対しては，プラズマが約520 Vほど高い電位になっている。